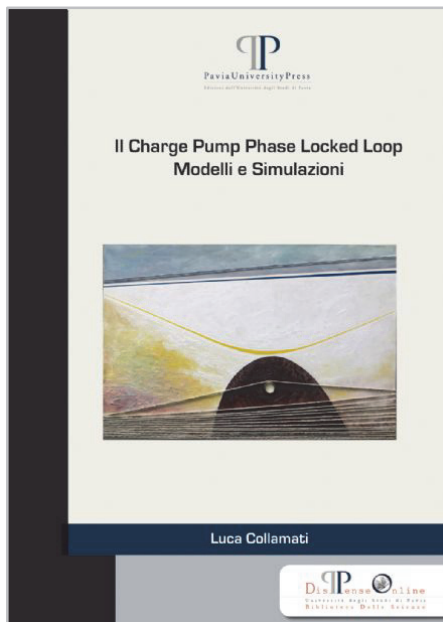


Il Charge Pump Phase Locked Loop Modelli e simulazioni

di
Luca Collamati



ISBN 978-88-96967-02-7
pp. 396 ed. 2010
Formato: 21x30 cm
Prezzo: 28,00 Euro

Link alla scheda di catalogo:
<http://www.paviauniversitypress.it/catalogo/il-charge-pump-phase-locked-loop--modelli-e-simulazioni/46>

L'opera si rivolge principalmente a progettisti di circuiti, in particolare sintetizzatori di frequenza, e a studenti delle facoltà di Ingegneria e Scienze per approfondire lo studio dei PLL.

AREA TEMATICA: Ingegneria industriale e dell'informazione

Questo volume si propone di guidare il lettore attraverso i metodi di analisi, i modelli e le tecniche di simulazione del charge pump phase locked loop (CP PLL).

La trattazione è suddivisa in quattro capitoli dedicati rispettivamente ai modelli, alle loro applicazioni, allo studio della propagazione del rumore e alle simulazioni con descrizioni funzionali.

L'opera si rivolge principalmente a progettisti di circuiti, in particolare sintetizzatori di frequenza. È anche destinata agli studenti delle facoltà di Ingegneria e Scienze che vogliono approfondire lo studio dei PLL e abbiano già acquisito le basi della teoria dei segnali.

Il volume è pubblicato da **Pavia University Press**, casa editrice dell'Università degli Studi di Pavia, nella collana "Dispense Online".

Autore

Luca Collamati si è laureato in Ingegneria Elettronica nel 1995 all'Università di Ancona e in Fisica nel 1998 all'Università di Bologna. Dal 1998 al 2001 è stato progettista di circuiti integrati presso i laboratori di ricerca e sviluppo della STMicroelectronics a Cornaredo. Dal 2001 lavora presso il centro di progettazione della Maxim Integrated Products a Milano, dove attualmente ricopre l'incarico di Principal Member of Technical Staff.

Catalogo: <http://www.paviauniversitypress.it/catalogo>

unipress@unipv.it